

# Masterstudiengang

## Wirtschaftsingenieurwesen - technische Fachrichtung Elektrotechnik und Informationstechnik (M.Sc.), Prüfungsordnung 2020

Stand: 22.06.2020



TECHNISCHE  
UNIVERSITÄT  
DARMSTADT

### Modellstudienplan - Vertiefung Datentechnik (DT)

Legende		Prüfungsleistungen						Kurs			Semester				
Bewertungssystem:	St = Standard (benotet); bnb = bestanden/nicht bestanden	Fachprüfung	Studienleistung	Prüfungsform	Dauer (min)	Gewichtung für Modulnote (%)	Gewichtung für Gesamtnote (Faktor)	Semesterwochenstunden (SWS)	Status	Lehrform	CP gesamt	Die Zuordnung der Prüfungen zu Semestern hat empfehlenden Charakter.			
Prüfungsform:	A= Abgabe, B=Bericht, E=Essay, H=Hausarbeit, HÜ= Hausübungen, Arbeitsblätter, K = Klausur, Kq= Kolloquium, M=Mündliche Prüfungsleistung mit Spezifizierung in der Modulbeschreibung, mP= mündliche Prüfungsleistung M/S=Mündliche/Schriftliche Prüfungsleistung mit Spezifizierung in der Modulbeschreibung, P= Protokoll, Pt= Präsentation, R=Referat, S=Schriftliche Prüfungsleistung mit Spezifizierung in der Modulbeschreibung, SF= Sonderform, Th=Thesis														
Status:	o = obligatorisch; f = fakultativ, OPR= Orientierungsprüfung														
Art der Lehrform:	VL=Vorlesung; S=Seminar; Ü=Übung; VU=Vorlesung und Übung; PJ=Projekt; PR=Praktikum, PS=Proseminar; HÜ=Hörsaalübung; GÜ=Gruppenübung, iV=integrierte Veranstaltung, TT=Tutorium, EK=Exkursion, KO=Kolloquium														
CP:	Leistungspunkte														
TUCaN-Nr. und Zuordnung von CP zu Modulbausteinen haben informativen Charakter. Die Anrechnung der CPs erfolgt nach Abschluss des Moduls.												Arbeitsaufwand pro Semester (CP)			
												W1.	S2.	W3.	S4.
<b>Rechts- und Wirtschaftswissenschaften (CP: min. 42/max. 48)</b>								o			42-48				
<b>Elektrotechnik und Informationstechnik (CP: min./max. 42)</b>								o			42				
<b>Vertiefungsstudium Elektrotechnik und Informationstechnik (Vertiefung: min./max. 1), Bereich nach § 30 (5) APB</b>								o			42				
<b>Vertiefung Datentechnik (DT) (CP: min. 42)</b>								f			42				
<b>DT - Grundlagen (Module: min. 3)</b>								o							
18-ho-2010	Advanced Digital Integrated Circuit Design (V3 + Ü1)	St		M/S			1	4	f		6		x		
18-sm-2290	Industriekolloquium (KO2)		St	M/S			1	2	f		2		x		
18-sm-2010	Kommunikationsnetze II (V3 + Ü1)	St		K	120		1	4	f		6	x			
18-hb-2030	Rechnersysteme II (V3 + Ü1)	St		mP	30		1	4	f		6	x			
18-su-2010	Software-Engineering - Wartung und Qualitätssicherung (V3 + Ü1)	St		M/S			1	4	f		6	x			
<b>DT - Spezialisierung (CP: min. 16/max. 28   offener Katalog)</b>								o			22-28				
<b>DT - Vorlesungen (Modul: min. 1)</b>								o							
18-ho-2200	Computer Aided Design for SoCs (V2 + Ü1 + PR1)	St		K	90		1	4	f		5		x		
18-hb-2020	High-Level Synthese (V3 + Ü1)	St		mP	30		1	4	f		6			x	
18-hb-2010	Low-Level Synthese (V3 + Ü1)	St		mP	30		1	4	f		6		x		
18-sm-2010	Kommunikationsnetze II (V3 + Ü1)	St		K	120		1	4	f		6			x	
18-sm-2280	Software Defined Networking (V2 + Ü2)	St		M/S			1	4	f		6				x
18-su-2020	Echtzeitsysteme (V3 + Ü1)	St		M/S			1	4	f		6		x		
18-ho-2210	Industrieelektronik (V2 + Ü1)	St		M/S			1	3	f		4				x
18-ho-2010	Advanced Digital Integrated Circuit Design (V3 + Ü1)	St		K	90		1	4	f		6		x		
und weitere Module (Katalog)															
<b>DT - Seminare, Praktika und Projektseminare (Modul: min. 1/max. 2)</b>															
18-sm-2070	Praktikum Multimedia Kommunikation II (PR3)		St	M/S			1	3	f		6		x		
18-hb-2040	Projektseminar Rekonfigurierbare Systeme (PJ3)		St	mP	30		1	3	f		6		x	x	
18-ho-1090	HDL Lab (PR3)		St	M/S			1	3	f		6		x		
18-st-2040	Projektseminar Energieinformationssysteme (PJ3)		St	M/S			1	3	f		6		x	x	
und weitere Module (Katalog)															
<b>Studium Generale (CP: max. 6), Bereich nach § 30 (5) APB</b>								0			f				
<b>Abschlussmodul</b>								1			o				
<b>Summe</b>											120				
												30	30	30	30