Master of Science

Wirtschaftsingenieurwesen - technische Fachrichtung Elektrotechnik und Informationstechnik

Stand: 28.02.2019

Modellstudienplan - Integrierte Mikro- und Nanotechnologien (IMNT)

Legende	
Leistungskategorie:	FP = Fachprüfung; SL = Studienleistung
Bewertungssystem:	St = Standard (benotet); bnb = bestanden/nicht bestanden
Prüfungsform:	s = schriftlich; m = mündlich; f = fakultativ; H = Hausarbeit; R = Referat; SF = Sonderform
Dauer:	Dauer der Prüfung in min (optional)
Gewichtung:	Bei Kursen = Gewichtung der Prüfungsnote für die Modulnote Bei Modulen = Gewichtung der Modulnote für die Gesamtnote
SWS:	Semesterwochenstunden
Status:	o = obligatorisch; f = fakultativ; l = obligatorisch im angeg. Sem.
Art der Lehrform:	V = Vorlesung; Ü = Übung; iV = Integrierte Veranstaltung; VU = Vorlesung mit integrierter Übung; Pr = Praktikum; PP = Projektpraktikum; S = Seminar; Pj = Projektseminar; PS = Proseminar; Fs = Forschungsseminar; TT= Tutorium; HÜ = Hörsaalübung; GÜ = Gruppenübung; Ko = Kolloquium; Ex = Fachexkursion
CP:	Kreditpunkte

		Prüfungsleistungen					**Kurs**				**Semester**			
		Leistungskategorie	**Bewertungssystem**	**Prüfungsform**	**Dauer (min)**	**Gewichtung**	**SWS**	**Status**	**Lehrform**	**gesamt**	Die Zuordnung von Kursen/Prüfungen zu Semestern ist dann verbindlich, wenn der Kurs-Status "l" ist.			
											Arbeitsaufwand pro Semester (CP)			
TUCaN-Nr. und Zuordnung von CP zu Modulbausteinen haben informativen Charakter. Die Anrechnung der CPs erfolgt nach Abschluss des Moduls.										**CP**	**1.**	**2.**	**3.**	**4.**
Rechts- und Wirtschaftswissenschaften 47 CP										**47**	12	23	12	0
Pflichtbereich										**12**		12		
	…													
Wahlpflichtbereich A (12 CP)								o		**12**	6	6		
	…													
Wahlpflichtbereich B (6 CP) Katalog								o		**6**	6			
	…													
Vertiefungsbereich (12 CP) Katalog								o		**12**			12	
	…													
Masterseminar (5 CP)								o		**5**		5		
	…													
Vertiefungsstudium Elektrotechnik und Informationstechnik (ETiT) 43 CP										**43**	18	8	4	13
Kernkompetenzen ETiT-IMNT (14 CP)										14	6	4	4	
18-wy-2010	*Elektromechanische Systeme II (S2)* **)	FP	St	m	30		2	f		4		4		
18-sl-2040	Mikrosystemtechnik I (V2 + Ü1)	FP	St	s	90		3	f		4			4	
18-sw-2010	Technologie hochintegrierter Schaltungen (V3 + Ü1)	FP	St	f			4	o		6	6			
Vertiefungsfächer Pflicht ETiT-IMNT										29	12	4		13
18-ho-2010	Advanced Digital Integrated Circuit Design (V3 + Ü1)	FP	St	s	90		4	o		6		6		
18-sl-2010	Technologie der Mikrosystemtechnik (V2 + Ü1)	FP	St	m	30		3	f		4		4		
Vertiefungsfächer Wahl ETiT-IMNT (mind. 25 CP; darin mindestens ein und maximal zwei Praktika/Seminare/Projektseminare)										29	12	4		13
18-wy-2040	*Sensorelektronik (V1 + S1)* **)	FP	St	m	30		2	f		3	3			
18-ho-2200	Computer Aided Design for SoCs (V2 + Ü1 + Pr1)	FP	St	s	90		4	f		5		5		
18-ho-1080	*HDL: Verilog & VHDL (V2)* **)	FP	St	s	60		2	f		3	3			
18-sl-2020	Mikroaktoren und Kleinmotoren (V2 + Ü1)	FP	St	m	30		3	f		4	4			
18-ku-2070	Optical Communications 2 – Systems (V3 + Ü1)	FP	St	s	90		3	f		4	4			
16-17-5110	Printed Electronics (V2)	FP	St	m	30		2	f		4				4
18-hb-2050	Processor Microarchitecture (V2 + Pr2)	FP	St	m	30		4	f		6		6		
18-hb-2030	Rechnersysteme II (V3 + Ü1)	FP	St	m	30		4	f		6			6	
18-wy-2030	*Sensorprinzipen (V2)* **)	FP	St	m	30		2	f		3			3	
18-kn-2130	Sensorsignalverarbeitung (V2) (vormals:18-wy-2130)	FP	St	s	120		2	f		3		3		
18-kn-2120	Sensortechnik (vormals: 18-wy-2120) (V2 + Ü1)	FP	St	s	90		3	f		4			4	
18-ku-2020	*Systeme der Optischen Nachrichtentechnik (V3)* **)	FP	St	f			3	f		4	4			
18-pr-2010	Terahertz Systems and Applications (V2 + Ü1)	FP	St	m	30		3	f		4		4		
18-ev-2020	Verification Technology (V3 + Ü1)	FP	St	s	90		4	f		6	6			
18-sl-2050	Vertiefungsseminar Mikrosystemtechnik (S2)	SL	St	f			2	f		4		4		
18-ho-2120	Advanced Integrated Circuit Design Lab (Pr3)	SL	St	f			3	f		6		6		
18-kn-2140	Ausgewählte Kapitel der Mess- und Sensortechnik (PS2) (vormals: 18-wy-2140)	SL	St	f			2	f		4			4	
18-sw-2040	*Halbleitertechnologiepraktikum (Pr3)* **)	SL	St	m	30		3	f		6	6			
18-ho-1090	HDL Lab (Pr3)	SL	St	f			3	f		6				6
18-bi-1050	Mechatronik-Workshop (Pr1)	SL	St	f			1	f		2			2	
18-sw-2030	Neuere Ergebnisse der Mikro- und Nanoelektronik (Pj2)	SL	St	m	30		2	f		4		4		
18-ho-2130	Projektseminar Design for Testability (Pj3)	SL	St	f			3	f		6		6		
18-dg-1060	Projektseminar Elektromagnetisches CAD (Pj4) (vormals: 18-wl-1060)	SL	St	f			4	f		8			8	
18-ho-2160	Seminar Integrated Electronic Systems Design A (S2)	SL	St	f			2	f		4	4			
18-ku-2030	Seminar zu speziellen Themen der Optischen Nachrichtentechnik (S3)	SL	St	m	30		3	f		6		6		
18-bf-2030	Angewandte Supraleitung (V2)	FP	St	m	30		2	f		3			3	
Abschlussmodul (30 CP)								**o**		**30**			15	15
Variante I	Studienarbeit (am FB Rechts- und Wirtschaftswissenschaften)							f					x	
	Masterthesis (am FB Elektrotechnik und Informationstechnik)							f						x
Variante II	Studienarbeit (am FB Elektrotechnik und Informationstechnik)							f					x	
	Masterthesis (am FB Rechts- und Wirtschaftswissenschaften)							f						x
Summe										**120**	**30**	**31**	**31**	**28**

Fußnote 1: Die mit **) und kursiv gekennzeichneten Module sind aktuell inaktiv