

Masterstudiengang Elektrotechnik und Informationstechnik (M.Sc.)

Stand: 07.09.2017



TECHNISCHE
UNIVERSITÄT
DARMSTADT

Studien- und Prüfungsplan - Vertiefung Datentechnik (DT)

Legende															
Leistungskategorie:	FP = Fachprüfung; SL = Studienleistung	Prüfungsleistungen					Kurs			Semester					
Bewertungssystem:	St = Standard (benotet); bnb = bestanden/nicht bestanden	Leistungskategorie	Bewertungssystem	Prüfungsform	Dauer (min)	Gewichtung	SWS	Status	Lehrform	gesamt	Die Zuordnung der Prüfungen zu Semestern hat empfehlenden Charakter (für 1. Semester = Wintersemester)				
Prüfungsform:	s = schriftlich; m = mündlich; f = fakultativ; H = Hausarbeit; R = Referat; S = Sonderform;										1.	2.	3.	4.	
Dauer:	Dauer der Prüfung in min (optional)										Arbeitsaufwand pro Semester (CP)				
Gewichtung:	Bei Kursen = Gewichtung der Prüfungsnote für die Modulnote Bei Modulen = Gewichtung der Modulnote für die Gesamtnote										CP				
SWS:	Semesterwochenstunden														
Status:	o = obligatorisch; f = fakultativ;														
Art der Lehrform:	V = Vorlesung; Ü = Übung; iV = Integrierte Veranstaltung; VU = Vorlesung mit integrierter Übung; Pr = Praktikum; PP = Projektpraktikum; S = Seminar; Pj = Projektseminar; PS = Proseminar; Fs = Forschungsseminar; TT = Tutorium; HÜ = Hörsaalübung; GÜ = Gruppenübung; Ko = Kolloquium; Ex = Fachexkursion														
CP:	Kreditpunkte														
TUCaN-Nr. und Zuordnung von CP zu Modulbausteinen haben informativen Charakter. Die Anrechnung der CPs erfolgt nach Abschluss des Moduls.															
1. Vertiefung DT (60 CP)										61	0	0	0	0	
1.1 Vertiefung DT - Grundlagen (26 CP)										26					
18-ho-2010	Advanced Digital Integrated Circuit Design (V3 + Ü1)	FP	St	s	90		4	o		6					
ELE447	Digital Integrated Circuit Design I									6				URI 3	
18-sm-2010	Kommunikationsnetze II (VL3 + Ü1)	FP	St	s	120		4	o		6					
18-hb-2030	Rechnersysteme II (VL3 + Ü1)	FP	St	m	30		4	o		6					
18-su-2010	Software-Engineering - Wartung und Qualitätssicherung (V3 + Ü1)	FP	St	f			4	o		6					
18-sm-2290	Industriekolloquium (Ko2)	SL	St	f			2	o		2					
1.2 Vertiefung DT - Wahlkatalog (34 CP); Modulabwahl nach Typ §30, Abs. 5 APB aus offenen Unterbereichen insgesamt nur ein Modul										35					
1.2.1 DT I: Informationstechnik - Vorlesungen (min. 15 CP)										16					
18-ho-2090	HDL: Verilog & VHDL									3					
18-ho-2200	Computer Aided Design for SoCs (V2 + Ü1 + Pr1)	FP	St	s	90		4	f		5					
ELE545	Advanced Digital Circuits and Systems									8				URI 4	
DT II: Informationstechnik - Praktika, Seminare, Projektseminare (min. 10 CP)										14					
18-ho-1090	HDL Lab (Pr3)	SL	St	f			3	f		6					
18-hb-2040	Projektseminar Rekonfigurierbare Systeme (Pj3)	SL	St	m	30		3	f		6					
ELE448	Digital Integrated Circuit Design I Laboratory									2				URI 1	
DT III: Informatik (min. 5 CP)										5					
20-00-0178	Software Engineering - Projektmanagement (iV3)	FP	St	f			3	f		5					
2. Ingenieur- und Naturwissenschaften (21 CP); Modulabwahl nach Typ §30, Abs. 5 APB										22					
20-00-0959	Embedded System Hands-On 1: Entwurf und Realisierung von Hardware/Software-Systemen									6					
ELE547	Embedded Computer Systems and Applications									8				URI 4	
ELE564	Medical Imaging									6				URI 3	
ELE565	Medical Image Processing Laboratory 1									2				URI 1	
3. Studium Generale (9 CP); Modulabwahl nach Typ §30, Abs. 5 APB										9					
41-21-0312	English for Computer Science II									3					
41-21-0372	English for Science II									3					
41-21-0402	Writing Theses and Papers in Science									3					
4. Master-Thesis (30 CP)										30	0	0		URI	
Summe										122					