

Masterstudiengang

Wirtschaftsingenieurwesen - technische Fachrichtung Elektrotechnik und Informationstechnik (M.Sc.), Prüfungsordnung 2020

Stand: 22.02.2021

Modellstudienplan - Vertiefung Datentechnik (DT)



TECHNISCHE
UNIVERSITÄT
DARMSTADT

Legende		Prüfungsleistungen						Kurs		Semester											
Bewertungssystem:	St = Standard (benotet); bnb = bestanden/nicht bestanden	Fachprüfung	Studienleistung	Prüfungsform	Dauer (min)	Gewichtung für Modulnote (%)	Gewichtung für Gesamtnote (Faktor)	Semesterwochenstunden (SWS)	Status	Lehrform	CP gesamt	Die Zuordnung der Prüfungen zu Semestern hat empfehlenden Charakter.									
Prüfungsform:	A= Abgabe, B=Bericht, E=Essay, H=Hausarbeit, HÜ= Hausübungen, Arbeitsblätter, K = Klausur, Kq= Kolloquium, M=Mündliche Prüfungsleistung mit Spezifizierung in der Modulbeschreibung, mP= mündliche Prüfungsleistung M/S=Mündliche/Schriftliche Prüfungsleistung mit Spezifizierung in der Modulbeschreibung, P= Protokoll, Pt= Präsentation, R=Referat, S=Schriftliche Prüfungsleistung mit Spezifizierung in der Modulbeschreibung, SF= Sonderform, Th=Thesis																				
Status:	o = obligatorisch; f = fakultativ, OPR= Orientierungsprüfung																				
Art der Lehrform:	VL=Vorlesung; S=Seminar; Ü=Übung; VU=Vorlesung und Übung; PJ=Projekt; PR=Praktikum, PS=Proseminar; HÜ=Hörsaalübung; GÜ=Gruppenübung, iv=integrierte Veranstaltung, TT=Tutorium, EK=Exkursion, KO=Kolloquium																				
CP:	Leistungspunkte																				
TUCaN-Nr. und Zuordnung von CP zu Modulbausteinen haben informativen Charakter. Die Anrechnung der CPs erfolgt nach Abschluss des Moduls.												Arbeitsaufwand pro Semester (CP)									
												W1.	S2.	W3.	S4.						
Rechts- und Wirtschaftswissenschaften (CP: min. 42/max. 48)																					
Elektrotechnik und Informationstechnik (CP: min./max. 42)																					
Vertiefungsstudium Elektrotechnik und Informationstechnik (Vertiefung: min./max. 1), Bereich nach § 30 (5) APB																					
Vertiefung Datentechnik (DT) (CP: min. 42)																					
DT - Grundlagen (Module: min. 3)																					
18-ho-2010	Advanced Digital Integrated Circuit Design (V3 + Ü1)	St		M/S			1	4	f		6			x							
18-sm-2290	Industriekolloquium (KO2)		St	M/S			1	2	f		2			x							
18-sm-2010	Kommunikationsnetze II (V3 + Ü1)	St		K	120		1	4	f		6	x									
18-hb-2030	Rechnersysteme II (V3 + Ü1)	St		mP	30		1	4	f		6			x							
18-su-2010	Software-Engineering - Wartung und Qualitätssicherung (V3 + Ü1)	St		M/S			1	4	f		6			x							
DT - Spezialisierung (CP: min. 16/max. 28 offener Katalog)																					
DT - Vorlesungen (Modul: min. 1)																					
18-ho-2200	Computer Aided Design for SoCs (V2 + Ü1 + PR1)	St		K	90		1	4	f		5			x							
18-hb-2020	High-Level Synthese (V3 + Ü1)	St		mP	30		1	4	f		6	x									
18-hb-2010	Low-Level Synthese (V3 + Ü1)	St		mP	30		1	4	f		6			x							
18-sm-2010	Kommunikationsnetze II (V3 + Ü1)	St		K	120		1	4	f		6				x						
18-sm-2280	Software Defined Networking (V2 + Ü2)	St		M/S			1	4	f		6				x						
18-su-2020	Echtzeitsysteme (V3 + Ü1)	St		M/S			1	4	f		6			x							
18-ho-2210	Industrieelektronik (V2 + Ü1)	St		M/S			1	3	f		4	x									
18-ho-2010	Advanced Digital Integrated Circuit Design (V3 + Ü1)	St		K	90		1	4	f		6			x							
20-00-0748	Mobile Netze (iV4)	St		M/S			1	4	f		6										
18-st-2010	Energiemanagement & Optimierung (V2 + Ü1 + Pr1)	St		M/S			1	4	f		6			x							
16-17-5110	Printed Electronics (V2)	St		mP	30		1	2	f		4			x							
18-sm-2030	Kommunikationsnetze IV (V2)	St		mP	30		1	2	f		3	x									
18-st-2020	Machine Learning & Energy (V2 + Ü1 + Pr1)	St		M/S			1	4	f		6	x									
18-kp-2110	Machine Learning in Information and Communication Technology (ICT) (V2 + Ü1 + Pr1)	St		M/S			1	4	f		6			x							
18-sc-2010	Modellbildung und Simulation von elektrischen Schaltungen (V2 + Ü1) und weitere Module (Katalog)	St		mP	20		1	3	f		4			x							
DT - Seminare, Praktika und Projektseminare (Modul: min. 1/max. 2)																					
18-sm-2070	Praktikum Multimedia Kommunikation II (PR3)		St	M/S			1	3	f		6			x							
18-hb-2040	Projektseminar Rekonfigurierbare Systeme (PJ3)		St	mP	30		1	3	f		6			x	x						
18-ho-1090	HDL Lab (PR3)		St	M/S			1	3	f		6			x							
18-st-2040	Projektseminar Energieinformationssysteme (PJ3)		St	M/S			1	3	f		6			x	x						
18-ho-2130	Projektseminar Design for Testability (PJ3)		St	M/S			1	3	f		6			x							
18-su-2070	Projektseminar Autonomes Fahren I (PJ3)		St	mP	30		1	3	f		6				x						
18-su-2100	Projektseminar Autonomes Fahren II (PJ3)		St	mP	30		1	3	f		6			x							
18-sm-2080	Projektseminar Multimedia Kommunikation II (PJ3)		St	M/S			1	3	f		6			x	x						
18-su-1060	Projektseminar Softwaresysteme (PJ4)		St	M/S			1	4	f		9			x	x						
18-ho-2160	Seminar Integrated Electronic Systems Design A (S2)		St	mP	45		1	2	f		4			x	x						
18-sm-2090	Seminar Multimedia Kommunikation II (S2)		St	M/S			1	2	f		4			x	x						
18-su-2080	Seminar Softwaresystemtechnologie (S2)		St	mP	30		1	2	f		4			x							
18-ho-2220	Projektseminar Design for Additive Manufacturing - Interdisziplinäre Betrachtung von Potentialen und Auswirkungen eines neuen Fertigungsverfahrens (PJ4)		St	M/S	20		1	4	f		6				x						
18-ho-2120	Advanced Digital Integrated Circuit Design Lab (Pr3) und weitere Module (Katalog)		St	M/S			1	3	f		6			x							
Studium Generale (CP: max. 6), Bereich nach § 30 (5) APB																					
Abschlussmodul																					
Summe																					
												0	f	0-6							
												1	o	30	30	30	30	30			